ELECTROSTATIC CHUCK

Patent number:

JP11297804

Publication date:

1999-10-29

Inventor:

TOMARU KAZUHIKO; YONEYAMA TSUTOMU; HANDA RYUICHI

Applicant:

SHIN ETSU CHEM CO LTD

Classification:

- international:

H01L21/68; H01J37/317; H01L21/265; H02N13/00

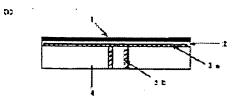
- european:

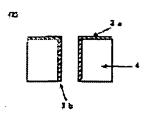
Application number: JP19980098755 19980410

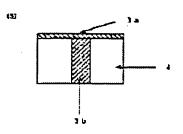
Priority number(s):

Abstract of JP11297804

PROBLEM TO BE SOLVED: To improve adhesibility between an insulating layer and a wafer and to reduce contact resistance, by forming a conductive pattern divided into two areas as electrodes and the elastic insulating layer constituted of the hardened object of a silicon rubber composition, which is installed on the conductive pattern. SOLUTION: A conductive pattern on which copper plating whose film thickness is 20 &mu m is executed on an insulating alumina substrate, in which through holes are given for take-out electrodes and the take-out electrodes 3b are formed on the inner peripheral faces of the through holes. Silicon adhesive is applied on the elastic insulating layer 1 (silicon rubber sheet containing alumina) by screen printing so that film thickness becomes 25 &mu m. It is adhered with a conductive pattern side on which the copper plating of the insulating alumina substrate is executed. They are press-adhered with the condition of 0.1 kgf/cm<2> of pressure, 120 deg.C of a temperature and ten minutes. Thus, the adhesibility of the insulating layer and a wafer improves, contact resistance is reduced and cooling ability can considerably be improved.







刊行物 1

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)转許出廣公男番号

特開平11-297804

(43)公開日 平成11年(1999)10月29日

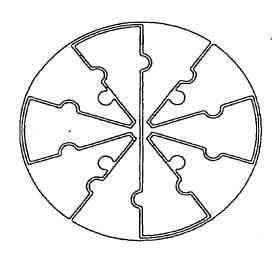
(51) Int CL.	識別記号	FI					
H01L 2	1/68	H01L 2	1/68		R		
H 0 1 J 37/317		H013 37/317 B					
HO 1 L 21/265		H02N I	0 2 N 13/00 D				
H02N 13	3/00	H01L 2	1/265	603D			
		審査療求	未請求	。 簡求項の数4		全 8	F O
(21)出票3号	特顯平10-98755	(71)出額人	0000020	D60			
				产工采株式会社			
(22)出黨日	平成10年(1998) 4月10日			千代田区大手町:	二丁目(掛 1号	
		(72)発明者		_			
			群馬県	企水部松井田町	大字人多	1.1 番地	10
			信建化的	产工業株式会社	シリコー	・ン電子	材料
			技術研	心 所内			
		(72) 発明者	米山 負				
			群馬県福	a 水那松井田町。	大学人员	1.1 番地	10
			值越化等	*工業株式会社	シリコー	-ン電子	材料
			技術研	他所内			
		(74)代理人	并理士	山本 充一	G 122	;)	
					_ #	BEX IC	12 <

(54) 【発明の名称】 静電チャック

(57)【妄約】

【課題】 熱伝導率が大きくウエハとの密着性が良く、 接触熱抵抗が小さいので十分な放肥特性が得られ、取り 出し電極と基板との絶縁性も良好で、取り出し電福部の 構造が簡単で製造コストが低い静電チャック。

【解決手段】 絶縁性セラミックス基板、該基板上に電 極として2つの領域に分割されて形成された導電性バタ ーン及び該導電性バターン上に設けられた弾性体絶縁層 からなる静電チャック。



۵

(2)

特別平11-297804

【特許請求の範囲】

【類求項1】 絶縁性セラミックス基板、該基板上に電極として2つの領域に分割されて形成された導電性パターン及び該導電性パターン上に設けられた弾性体絶縁層からなることを特徴とする静電チャック。

【関求項2】 絶縁性セラミックス基板の熱伝導率が 0.05cal/cn-sec・℃以上であることを特徴とする請求項 1 記載の静電チャック。

【脚束項3】 弾性体絶縁層がシリコーンゴム組成物の 硬化物であることを特徴とする請求項1または2記載の 静電チャック。

【顕末項4】 弾性体絶縁層の熱伝導率が 0,001cal/cm. ・sec・ ℃以上であり、硬度が30° ~90° であることを特 数とする顕求項 1~3 のいずれかに記載の静電チャッ ク。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は半導体集積回路の製造においてシリコンウエハ基板の保持に使用され、特にそのイオン注入工程で有用な特電チャックに関する。 【0002】

【従来の技術】従来より半導体集積回路の製造工程中のイオン注入工程において静電吸着方式やジョンセン・ラーベックカ方式のウェハチャック、いわゆる静電チャックが用いられている。 静電チャックの絶縁層としては、ポリイミド樹脂などのプラスチックス、アルミナ、窒化アルミなどのセラミックス、シリコーンゴムなどのゴリステックス、シリコーンゴムなどのが単性体が提案されており全て実用化されている。 一方イオン注入工程において注入イオンから与えられる無によるウェハの温度上昇を抑えてウェハ温度を均一かつ一定に保いために静電チャックの裏面に冷却チラーを派すなどの冷却機構を致けて、ウェハを冷却しウェハの温度を均一且つ一定に保ちマスク村のフォトレジストの熱劣化を防止する方法が行われている。

[0003]

【発明が解決しようとする課題】絶疑層がセラミックス 製の静電チャックは耐久性に優れ且つ高熱伝導性である ため多数の実用例があるが、絶縁層が硬いためウエハと の密着性が悪く陸触熱抵抗が大きいので十分な放無特性 が得られないという問題がある。この問題を解決するために、ウエハと絶縁層の間にヘリウムなどの不活性ガス を流しウエハと絶縁層の間の熱移動を良好にする方法が 一般に用いられている。しかしこの方法ではガスを変す ための清を絶縁層接面に設けるなどの強細加工が必要と なり、また不活性ガスを変すための設備が必要となるの で、静電チャックの製造コストが高くなるという問題が ある。

【0004】 把級階がポリイミド街間製の静電チャック は耐久性は十分とはいえないが、製造が容易であり製造 コストも安いので現在最も広く使用されている。しかし

熱伝導率が低く且つ硬いのでセラミックス製算量チャッ クと同様にウエハとの密着性が悪く、接触熱抵抗が大き いので十分な放熟特性が得られないという問題がある。 【0005】絶縁層がシリコーンゴム製の許電チャック は絶縁層が弾性体であることよりウエハとの密着性に受 れ、そのためウエハと絶縁層の間にヘリウムなどの不活 性ガスを流す必要がないという利点がある。従来シリコ ーンゴムを絶縁層に使用した静電チャックとしては、特 公平2-55175 号公報、特公平2-63307 号公報記載のもの が提案されているが、これらの発明は基据としてはアル ミニウムなどの熱伝導性に優れた金属を使用し且つ第1 絶疑層と第2絶疑層の中間に内部言様を設置するもので ある。静電チャックの内部電極に給電するためには取り 出し電極が必要になるが、基板にアルミニウムなどの金 漢を使用した場合には取り出し電径と基板との絶縁性を 確保する必要があり且つ取り出し電極部の構造は複雑な ものとなり、そのため製造コストが高くなるという問題 があった。本発明者らは先に特願平9-260473号におい て、金属板上に形成されたセラミックスからなる第1第 経層と該絶経層上に電極として形成された導電性パター ンと該導電性パターン上に形成された健性体質2絶縁度 とからなる特電チャックを提案したが、これは放熱性に は優れているが、絶縁性不良が発生することがあるとい う問題があった。

[0006]

【課題を解決するための手段】本発明はこれら従来の諮問題を一挙に解決するものである。即ち絶縁性セラミックス基板、該基板上に電極として2つの領域に分割されて形成される準電性パターン及び該導電性パターン上に設けられる弾性体絶縁層からなることを特徴とする静電チャックである。

[0007]

【発明の実施の形態】以下本発明を詳細に説明する。本 発明において基板に使用される絶縁性セラミックスは、 静電チャックの熱伝導性を高めるために高熱伝導性のも のが好適である。その熱伝導率は 0.05cai/cm·sec·℃以 上のものが好選であって、このような熱伝導率とするこ とによりイオンから与えられる熱によるウエハの温度上 昇を抑えてフォトレジストが劣化する温度より低いウエ ハ温度に保つことができる。熱伝導率が0.05cal/cm·sec · ℃未満ではウェハの冷却効率が低下し、ウエハ温度が 上昇し一定温度に制御できなくなり、フォトレジストの 劣化を招き、集積回路の歩留まりが悪化することがあ る。本発明における絶縁性セラミックスとしては窒化ア ルミ、アルミナ、窒化ホウ素、窒化ケイ素などが好適で ある。本発明における絶縁性セラミックスの厚さはD.1 ~100mm とすることが好ましく 0.1mm未満では絶縁耐圧 が不足し静電チャックが絶縁破壊を起こし易く半導体デ バイスの歩留まりが悪化することがある。また100mm を 超えると放熱性が低下するため、ウェハの冷却効率が悪

۵

(3)

特闘平11-297804

くなり半導体デバイスの歩留まりがやはり悪化すること がある。

【0008】本発明における導電性パターンは静電チャ ックのウエハ吸着のための電径として作用するものであ るが、その付責としては餌、アルミニウム、ニッケル、 銀、タングステンなどの金属系の導電体及び窒化チタン などのセラミックス系の導管体、導管性シリコーンゴム や導電性エポキシ樹脂などの樹脂系導電体が用いられ、 その厚さは1~ 100 µmが好適であり、より好ましくは 5~50μ mである。1μ m未満では導電性パターンの機 械的強度が低下し信頼性が低下する。 100μmを超えて も導電性パターンの機械的強度や電気的性能が向上する。 わけではなく、材料コストが上昇する。また導電性パタ 一ンの形状は単揮型(一般的には正極となる)と双極型 との2種に大別されるが、本発明では特に双種型(正極 と負種を均等に印加する) がスループットが早くなるこ とから好ましい。通常双極型のスループットは10秒/枚 だが単複型は印砂/抜かかる。本発明における薄電性パ ターンの1例を図1に示す(実施例参照)。

【0009】本免明の請求項1の発明における弾性体絶 緑層としては、高熱伝導性の弾性体が用いられるが、こ れらには例えばシリコーンゴム、エチレンプロピレンゴ ム、フッ素ゴム、アクリルゴム、スチレンブタジェンゴ ム、天然ゴムなどがある。これらの弾性体の中ではシリ コーンゴム組成物の硬化物(シリコーンゴム)が導電性 の不純物やアウトガス成分が少ないので、半導体集積回 路の製造工程で使用するのに最適である。ここで弾性体 絶縁層の熱伝導率は 0.001cal/cm·sec・℃以上、特に 0.0015cal/ca⋅sec・℃以上であると、イオンから供給さ れる塾によるウエハ温度上昇を抑えて、ウエハ温度をフ オトレジストの劣化温度より低く(一般的には 100℃未 漢)保つことができるので好ましい。 またウエハと希望 層との密着性をよくして、接触熟抵抗を低下させるため には、ウエハに働く静電吸着力により弾性体絶縁層の表 面形状がウエハ裏面形状に容易に追従するよう変形させ 得ることが好ましい。そのためには本発明における弾性 体絶縁層の確度を30°~90°、特に40°~85°(JIS ーAZ)とすることが好ましい。硬度が30°未満では、 弾性体絶縁層の表面とウエハ裏面との密着性が高くなり 過ぎ、プラズマエッチング処理終了後にウエハを静電チ ヤックから剥離させることが困難となることがある。ま た90°を超えると吸着力による弾性体絶疑層の変形が少 なくなり、弾性体絶縁層のウエハ裏面への追従性が低下 し、接触競抵抗が大きくなることがある。

【0010】本発明における弾性体絶線層の厚さは放熱性を良好にするため、できるだけ薄い方が有利であり、50~1,000μmの範囲のものが好速である。50μm未満では絶縁破壊電圧が低下するため静電チャックが絶縁破壊を起こし思く、半導体デバイスの歩留まりが悪くなることがある。また1,000μmを超えると放熟性が低下す

るため、ウエハの冷却効率が悪くなり、集積回路の歩窗まりが悪くなることがある。また弾性体絶縁潜表面の平坦度及び表面粗さはウエハとの密着性に影響し、ウエハと絶縁潜表面の接触熱抵抗に影響を与えるため、平坦度は50μm以下とすることがウエハとの密着性を良くする上で好適である。50μmを超えるとウエハとの密着性が低下するため、ウエハの冷却効率が悪くなり集積回路の歩音を良くするうえで好適である。10μmを超えると放熱性が低下するため、ウエハの冷却効率が悪くなり集積回路の歩音まりが悪くなることがある。

【0011】本発明の請求項3の発明における弾性体絶 縁層を形成するシリコーンゴム組成物の性状としてはミ ラブルタイプ、液状タイプの何れのものも使用可能であ り、硬化方法としては過酸化物触媒による硬化、付加反 応硬化、縮合反応硬化、紫外線硬化などの各種硬化方法 が使用できる。本発明の請求項3の発明における弾性体 絶縁層を形成するシリコーンゴム組成物においてはこれ に高熱伝導性を付与するためにフィラーとして、アルミ ナ粉、窒化アルミ粉、窒化ホウ素粉、窒化珪素粉、酸化 マグネシウム粉、シリカ粉などの高熱伝導性セラミック ス粉を添加する。上記フィラーの配合量は弾性体絶経度 に 0.001cal/cm·sec・ ℃以上の熱伝導性を付与するのに 必要な量であり、熱伝導率が 0.001cal/cm-sec・*C未済 ではウエハの冷却効率が低下し、ウエハ温度が上昇し一 定温度に制御できなくなり、集積回路の歩雪まりが悪く なることがある。

【0012】本発明の請求項3の発明における弾性体絶縁層はウエハと直接接触するため、弾性体絶縁層を形成するシリコーンゴム組成物中の絶縁性に影響を与える不純物含有量はできるだけ少なくすることが好ましく、アルカリ金属、アルカリ土懸金属、鉄、ニッケル、駅、クロムなどの重金属含有量も少なくすることが好ましい。またシリコーンゴム組成物の硬化物の強度及び硬度を調整するための各種充填材や着色剤、凝燃性付与剤を配合することは任意である。

【0013】本発明において絶縁性セラミックス基板上への導電性パターンの形成方法は導電性ペーストの印刷、メッキなどの方法または導電性金属フィルムの接着などによる。更に弾性体絶縁層へ直接電極を形成してもよく、その場合にはカーボンや金属を配合した導電性液状シリコーンゴム組成物をスクリーン印刷などにより絶縁層に印刷した後、導電性液状シリコーンゴム組成物を硬化させる。また取出し電極は導電性パターンに電圧を印加するために電源への接種用として用いられるものであるが、これはセラミックス基板に開けたスルーホール内部の金属メッキや金属ピンの挿入と半田付けの組み合わせなどの方法により導電性パターンに没合すれば良い。

څد

(4)

特開平11-297804

[0014]

【実施例】以下実施例により本発明を更に詳細に説明するが、本発明はこれに限定されない。

(シリコーンゴムシート1~4)下記A~Fの原材料を表1に示すような比率で配合したシリコーンゴム組成物1~4をプレス成形圧力5kg/cm²、温度170℃、30分の条件でプレス成形を行い絶縁層用シリコーンゴムシート1~4を作製した。

A:ジメチルシロキサン単位 99.85モル%、メチルビニルシロキサン単位0.15モル%から成る平均量合度 8,000のメチルビニルポリシロキサン【信赵化学工業(株)

製]

日: ジー t ープチルパーオキサイド [日本油脂 (株) 製]

- C:アルミナ切・A L 24 [昭和電工 (株) 製商品名]
- D: 箋化アルミ粉・XUS-35548 [ダウケミカル製成品名]
- E: 窒化ホウ素粉・KBN-(h) 10 [信超化学工業 (株) 製商品名]
- F:シリカ粉・クリスタライト [(株) 龍森製商品名] 【0015】

キサン【信銘化学工業(株)			(∌	【表 1 】			
原材料		292-211	292-754	997-751	>92-214		
		型成物 1	超成物 2	題成物 3	組成物 4		
A		100	100	100	100		
В	×	3	3	3	3		
·c	•	350	۵	0	a		
<u>a</u>	-	0	0 a E	0	0		
E	3	٥	0	190	0		
F		0	0	0	160		
現化物更度 (JIS-A)		75	75		50		
		7.0	7.5	80			
表質相 SRa		0. 5	0. 8	1. 1	0. 5		
(n m)			U. 8	1. 1			
蒸伝導率		0. 0025 0. 0030 0. 0088 0.		0.0015			
[Cal/ca-sec-C]		5. 5615	5. 5030	U. UUBB	0. 0015		
シート 厚さ (μm)		250	250	250	250		
			700	250			

【0016】(実施例1)取り出し電福用にスルーホー ルを開けてある絶縁性アルミナ基板上に膜厚20µmの網 メッキをした図1に示す導電性パターン及び取出し電極 をスルーホールの内周面に形成し、弾性体絶縁層(アル ミナ含有シリコーンゴムシート1) にスクリーン印刷で シリコーン系接着剤(K E 1801)を膜厚25μmとなるよ う塗布し、これとアルミナ基板の鋼メッキした導電性バ ターン陽とを貼り合わせ、圧力0.1kgf/cm2、温度 120 ℃、 10 分の条件でプレス接着した。完成した静電チャ ックを図2の(1) に示す。次に図5に示す冷却性能試験 器8に得られた静電チャック9を装着し静電チャックの 冷却性能を測定した。即50.01Torrの減圧下のチャンパ 一内で静電チャックにDC土 0.5KVを電源14より供給 し、ウエハ10を静電チャックgに静電吸着固定し、ヒー ター11によりウエハ10を 150℃に加熱したのち4℃の冷 却水を管づ中に循環させ、ウエハ10の温度が平衡状態に なったときの温度を表面温度計12で期定した。その結果 を表2に示すが、ウエハ連度は55℃に冷却され、実施例

1で得られた静電チャックは冷却性能に優れていること が確認された。

【0017】 (実施例2) 予め取出し電極として白金製 のピンを埋め込んだ絶縁性変化アルミ基板に図2の(1) に示す導電性印刷用銀ペーストをスクリーン印刷で膜厚 10μmになるよう塗布した (図2の(1) 3 aに相当す る] 後に還元雰囲気中、炉内温度 800℃、3 時間の条件 で焼き付けして導電性パターンを形成した。次に絶縁層 (窒化アルミ含有シリコーンゴムシート2) にスクリー ン印刷でシリコーン系接着剤K E 44を膜厚20μm [図 2 の(1) の2に相当する] となるよう塗布し、絶縁性窒化 アルミ基板の銀導電性パターン側と張り合わせ、圧力0. 1kgf/cm²、温度20℃、48時間の条件でプレス接着した。 得られた図2の(I) で示される静電チャックについて実 施例 1 と同様に冷却性能を確認したところウエハ温度は 50℃であり、冷却性能に優れていることが確認された。 【0018】(実施例3)予め取り出し電極としてタン グステン製のピンを埋め込んだ絶縁性窒化ホウ素基板に

ڪ

(5)

特願平11-297804

図2の(1) に示す導電性印刷用タングステンペーストをスクリーン印刷で膜厚15μmになるよう塗布した後に炉内温度 1,000℃、3時間の条件で焼き付けして導電性パターンを形成した。次に絶縁層(窒化ホウ素含有シリコーンゴムシート3)にスクリーン印刷でシリコーン系接着(KE1801)を膜厚20μmとなるよう塗布し、窒化ホウ素基板のタングステンパターン側と張り合わせ、圧力0.1kgf/cm²、温度 120℃、10 分の条件でプレス接着した。将られた図2の(1) に示される静電チャックについて実施例 1 と同様に冷却性能を確認したところウエハ温度は40℃であり、冷却性能に優れていることが確認された。

【0019】(実施例4)上部絶縁層(シリカ含有シリコーンゴムシート4)にスクリーン印刷で導電性液状シリコーンゴム接着剤(KE3491)を膜厚20μmとなるよう塗布し大気中、室温で48時間放置し該接着剤を硬化させ図1に示す導電性パターンを形成した。次に予め取り出し電極として鋼製のピンを埋め込んだアルミナ基板に

スクリーン印刷でシリコーン系接着剤(K E44)を銅製 のピンにかかることなく膜厚20μmとなるよう塗布し、 次に導電性液状シリコーンゴム接着剤(K E3491)を雲 製ビン上に変布した後に導電性パターンが形成された絶 緑層の導電性パターン側と貼り合わせ、圧力0.1kgf/c ㎡、温度25℃、48時間の条件でプレス接着した。得られ た (図2) の(1) に示される仲電チャックをについて実 施例1と同様に冷却性能を確認したところウエハ温度は 65℃であり冷却性能に優れることが確認された。実施例 1~4で得られた静電チャックをイオン注入装置に実装 し、イオン注入エネルギー200 KV、ビーム電流 1,000 μΑ、イオン注入ドーズ量2×1015 ions/cm2、ウエハ 1 枚あたりの処理時間 250秒という条件でシリコーンウェ ハ20万枚を処理したが、ウエハの温度上昇、温度分布の パラツキは確認されず、レジストの劣化などの不都合も 発生しなかった。

[0020]

【表2】

	1327					
	天宝句!	英用計 2	実施 供 3	※ N 9 4		
* * *	H0-7233	i4>-711:	MD-12U-+3	317-71N-÷4		
絶縁層と事電性	XE1801	K 2 4 4	XE1501	なし		
パナーンの非常	保建化学工業製	堡越化学工業製	据单化学工造额	1		
경우저	封加硬化型	竹如更化型	付加强化型			
	票		タングスナン	學電性2月7-2月		
導電性パクーン				KE3491		
	(年420年年)	(厚さ10μm)	(馬をしちμm)	(写820月四)		
絶滅性セラミックス	æ 6	t L	なし	XE44		
基板と専電性パク	親メッキにより	親イーエ) セスナリーフ	カイエントルモンケー	尼越化学工業質		
一ンの非貨油増昇	ENFOR	印制性维多科技	> 印刷装饰多针计	MORECE		
絶縁性セラミックス	7 2 2 7	数化アルミ	重化本ク素	アルミナ		
3 12	(第250 m)	(尼古40 ma)	(厚る30 mm)	(厚 2 2 0 ==)		
知 投資温度 (で)	5-6	50	40	86		

【0021】(比較例1)図1に示される形状の導電性パターンを用い、長3に示す構成で図3に示すようなポリイミド製料電チャックを作製し、実施例1と同様の方法で冷却性能を試験した範果、ウエハ温度 120℃と冷却性能が悪いことが確認された。

(比較例2)図1に示される形状の導電性パターンを用い、表3に示す構成で図3に示すような導電性パターン内蔵の一体成形アルミナ製幹電チャックを作製し、実施例1と同様の方法で冷却性能を試験した結果、ウエハ温度 110℃と冷却性能が悪いことが確認された。

(比較例3) 図1に示される形状の導電性パターンを用い、表3に示す構成で図3に示すような導電性パターン 内蔵の一体成形シリコーンゴム製作電チャックを作製 し、実施例1と同様の方法で冷却性能を試験した結果、 ウエハ温度60℃と冷却性能は良いことが確認されたが、 構造が複雑であるため静電チャックの製造券留まりは50 %と実施例1~4の 100%に比較して悪かった。歩留ま りの低下原因はリード線間、及びアルミ基板とリード線 間の絶縁性が不良であるためだった。

(比較例4)図1に示される形状の導電性パターンを用い、表3に示す構成で静電チャックを作製した。実施例1と同様の方法で冷却性能を試験した結果、ウェハ温度50°Cと冷却性能は良いことが確認されたが、絶縁不良が多く静電チャックの製造歩智まりは60%と実施例1~4の100%に比較して悪かった。

[0022]

[表3]

(6)

特開平11-297804

	比較明し	注载领 2	选数例 3	比較何 4	
第 2 地 第 周	ポリイミドフィル ム (年825 sm)	7 & 3 7 (#8800 un)	ンリコーンゴA (原を250cm)	シリコーンゴム (第3250 μm)	
第2世間を存在性	エボキシ	2 6	シリコーン語言用 な L EPIATS		
パクーンとの後者対	(\$625 u.m.)		(அத்த (பெய்ய)	(耳さしり#四)	
導電性パターン	1 元	-	無馬	柳落	
	(厚さ20 5=)	(単320μm)	(##835்யம்)	(厚535mm)	
海電性 パチーンと第1	エボャン		シリコーン基プライ	シリコーン接着剤 201525 (厚さ1 O u.m.)	
絶無罪との後者別	(年625 = 11)	& L	ਵ− (2≢5 2 μm)		
	ポリイミドフィルム	7 4 3 +	レリコーンゴム	アルミナ	
<i></i>	(単5 2 5 mm)	0¥2500 a m.)	(単さ250年の)	(集さ500μm)	
別・物料物と金属基金	工术中心	エポャン	シリコーン装電剤	シリコーン接着剤 ED25	
との調管剤	(周425月四)	(#4525 µm)	(厚510 mm)	(#SIO am)	
4 5 5 5	7 4 2	アルミ	アルミ	7 1 2	
- ~ - ~	(平本15mm)	(年415 = 四)	(#4515±m)	(平815µm)	
ウエヘ 共正国政 (で)	120	110	60	80	

[0023]

【発明の効果】本発明の静電チャックの構造は、基板の 絶縁性セラミックスの上に直接内部電視を動数でき、従 来の静電チャックのように給電用取出し電視を絶縁対止 する必要がなく極めて単純であるので製造コストを低下 させることができ、信頼性を大幅に高めることができ る。またウエハに接触する絶縁層に弾性体のシリコーン ゴムを使用することにより、絶縁層とウエハとの密着性 が改善され、接触熱抵抗を低下させることができ、これ により冷却性能も大幅に向上させることができる。

【図画の簡単な説明】

- 【図1】本発明における導電性パターンの 1 例の略図である。
- 【図2】1)実施例で得られた本発明の静電チャックの 全体略図である。
- 2) 実施例1で得られた本発明の静電チャックの取り出し電極部の拡大圏である。
- 3) 実施例2.3で得られた本売明の静電チャックの取り出し電極部の拡大圏である。
- 【図3】従来の静電チャックの全体格図である。
- 【図4】本発明の静電チャックの冷却性能の測定方法を示す概略図である。

【符号の説明】

- 1 (上部) 絶縁層
- 2 接着剂層
- 3 a 内部電極
- 3 b 取出し電極
- 4 絶縁性セラミックス
- 8 冷却性能測定器
- 9 静電チャック
- 10 ウェハ
- 11 ヒーター
- 12 表面温度計
- 13 冷却水管
- 14 電源 31 第2絶縁度
- 32 接着剂层
- 33 第1能器度
- 3.4 接着剤層
- 3.5 金属基板
- 3.6 導電性パターン
- 37 リード線
- 38 封止剤

(2) 特別平11-297804

(3) [图2]

(4) [图2]

(5) [图2]

(6) [图2]

(7) (8) [图2]

(8) [图2]

(8) [图2]

(9) [图2]

(10) [图2]

(11) [图2]

(12) [图2]

(13) [图2]

(14) [图2]

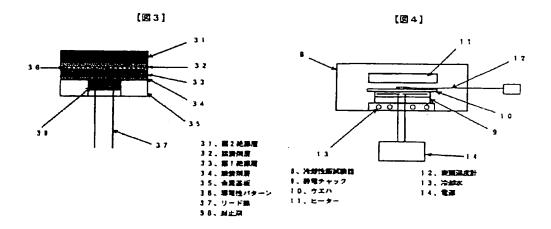
(15) [图2]

(16) [图2]

(17) [图2]

(18) [图2]

(19) [图2]



(8)

特闘平11-297804

フロントページの続き

(72) 発明者 半田 隆一

群馬県碓米郡松井田町大字人見 1 番地10 信越化学工業株式会社シリコーン電子材料 技術研究所内